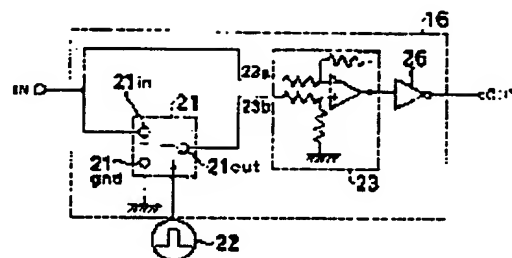


(43) Date of publication of application : 08.04.1994

H04N 1/028
H01L 27/146
H04N 1/04
H04N 5/335

(72)Inventor : NAKAGAWA EIGO

CONSTITUTION: When a waveform including a feedthrough voltage is sent to a terminal 21in, the terminal 21in of a switch 21 is connected to the terminal 21out, and the feedthrough voltage is inputted to the input terminal 23b of a subtraction circuit 23. Thereby, a signal inputted to an input terminal 23a is inverted, and the signal inputted to the terminal 23b is kept as it is, and they are negated mutually, then, no output is issued. The terminal 21gnd of the waveform selection switch 21 is connected to the terminal 21out when a gate pulse is turned off, and an image signal inputted to the input terminal IN of a feedthrough cancellation circuit 16 is inputted to only the input terminal 23a of the subtraction circuit 23, and it is outputted by inverting from the output terminal of the subtraction circuit 23 as it is.



[Date of extinction of right]

(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平6-98079

(43)公開日 平成6年(1994)4月8日

(51)Int.Cl.³

識別記号

庁内整理番号

F I

技術表示箇所

H 0 4 N 1/028

A 8721-5C

H 0 1 L 27/146

H 0 4 N 1/04

1 0 3 C 7251-5C

5/335

P

7210-4M

H 0 1 L 27/ 14

C

審査請求 未請求 請求項の数2(全 6 頁)

(21)出願番号

特願平4-269176

(22)出願日

平成4年(1992)9月14日

(71)出願人 000005496

富士ゼロックス株式会社

東京都港区赤坂三丁目3番5号

(72)発明者 中川 英悟

神奈川県海老名市本郷2274番地 富士ゼロ

ックス株式会社海老名事業所内

(74)代理人 弁理士 阪本 清孝 (外1名)

(54)【発明の名称】 イメージセンサ及びその読み取り方法

(57)【要約】

【目的】 薄膜トランジスタをスイッチング素子として使用した場合に発生するフィードスルー信号成分のキャンセルを行い、駆動用IC内のアンプ飽和によるアンプ動作の異常を防止し、また信号処理速度を高速化しても画像の階調再現性が劣化することのないイメージセンサ及びその読み取り方法を提供する。

【構成】 電荷転送による信号の内、フィードスルー電圧分を波形選択スイッチ21で選択抽出し、減算回路23で上記信号と抽出したフィードスルー電圧分との差を取り、反転回路26で正常な信号波形に反転して駆動用IC15に出力するフィードスルーキャンセル回路16を有するイメージセンサ及びその読み取り方法としている。

